

4187-1

ÍNDICE DE MATERIAS

	PRÓLOGO	VII
1	PRESENTACIÓN GENERAL	1
	Harvard o Von Neumann	1
	RISC o CISC	2
	Las familias PIC 16CXX	2
	Las señales comunes	4
2	LA FAMILIA PIC 16C5X	9
	Los diferentes miembros de la familia	9
	Las señales disponibles	11
	La arquitectura interna	12
	Los registros internos	14
	Los puertos paralelo	20
	El reloj de tiempo real o RTCC	22
	El temporizador watchdog	25
	Reset e interrupciones	26
3	LOS PIC 16C64 Y 16C74	29
	Estructura de la presentación	29
	Las señales disponibles	32
	La arquitectura interna	33
	Los registros internos	36

4

Los puertos paralelo	46
Los temporizadores	55
Los módulos de captura, comparación y modulación de impulsos en duración	64
El puerto serie síncrono o SSP	69
La interfaz serie síncrona o SCI	86
El convertidor analógico/digital	94
El temporizador watchdog	99
Reset e interrupciones	101

LOS PIC 16C71 Y 16C84

Las señales disponibles	107
La arquitectura interna	108
Los registros internos	111
Los puertos paralelo	117
El temporizador	122
El convertidor analógico/digital	125
El temporizador watchdog	128
La memoria EEPROM de datos	130
Reset e interrupciones	132

5

DIRECCIONAMIENTO Y JUEGO DE INSTRUCCIONES

Los modos de direccionamiento	137
El juego de instrucciones	139
Compatibilidad ascendente	141

6

LOS SISTEMAS DE DESARROLLO

El sistema de desarrollo tipo	159
El desarrollo software a nivel industrial	163
El desarrollo software con medios "reducidos"	165
Los PICSTAR 16 B y C de Microchip	166
El pseudoemulador Reflection 5x de Parallax	172
El emulador Clearview 5x de Parallax	175